

10/550018

JC20 Rec'd PCT/PTO 23 SEP 2005

DOCKET NO.: 276721US3PCT

IN THE UNITED STATES PATENT AND TRADEMARK OFFICE

IN RE APPLICATION OF: Tadayuki KURIHARA

SERIAL NO.: NEW U.S. PCT APPLICATION

FILED: HERewith

INTERNATIONAL APPLICATION NO.: PCT/JP04/08028

INTERNATIONAL FILING DATE: June 9, 2004

FOR: PRODUCTION METHOD FOR CHIP-FORM FILM-FORMING COMPONENT

REQUEST FOR PRIORITY UNDER 35 U.S.C. 119
AND THE INTERNATIONAL CONVENTION

Commissioner for Patents
Alexandria, Virginia 22313

Sir:

In the matter of the above-identified application for patent, notice is hereby given that the applicant claims as priority:

| <u>COUNTRY</u> | <u>APPLICATION NO</u> | <u>DAY/MONTH/YEAR</u> |
|----------------|-----------------------|-----------------------|
| Japan | 2003-163294 | 09 June 2003 |

Certified copies of the corresponding Convention application(s) were submitted to the International Bureau in PCT Application No. PCT/JP04/08028. Receipt of the certified copy(s) by the International Bureau in a timely manner under PCT Rule 17.1(a) has been acknowledged as evidenced by the attached PCT/IB/304.

Respectfully submitted,
OBLON, SPIVAK, McCLELLAND,
MAIER & NEUSTADT, P.C.



C. Irvin McClelland
Attorney of Record
Registration No. 21,124
Surinder Sachar

Registration No. 34,423
Corwin P. Umbach, Ph.D.
Registration No. 40,211

Customer Number

22850

(703) 413-3000
Fax No. (703) 413-2220
(OSMMN 08/03)

日 本 国 特 許 庁
JAPAN PATENT OFFICE

10.06.2004

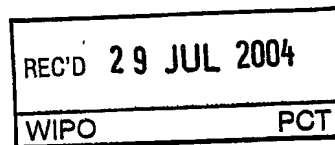
別紙添付の書類に記載されている事項は下記の出願書類に記載されている事項と同一であることを証明する。

This is to certify that the annexed is a true copy of the following application as filed with this Office.

出 願 年 月 日 2 0 0 3 年 6 月 9 日
Date of Application:

出 願 番 号 特 願 2 0 0 3 - 1 6 3 2 9 4
Application Number:
[ST. 10/C]: [J P 2 0 0 3 - 1 6 3 2 9 4]

出 願 人 佐野富士光機株式会社
Applicant(s):

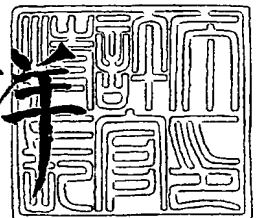


PRIORITY DOCUMENT
SUBMITTED OR TRANSMITTED IN
COMPLIANCE WITH
RULE 17.1(a) OR (b)

2 0 0 4 年 7 月 1 4 日

特許庁長官
Commissioner,
Japan Patent Office

小 川 洋



【書類名】 特許願

【整理番号】 SF15004

【あて先】 特許庁長官殿

【国際特許分類】 G02B 1/11

【発明者】

 【住所又は居所】 栃木県佐野市小中町 7 0 0 番地 佐野富士光機株式会社
内

 【氏名】 栗原 忠幸

【特許出願人】

 【識別番号】 591240353

 【氏名又は名称】 佐野富士光機株式会社

【代理人】

 【識別番号】 100089749

 【弁理士】

 【氏名又は名称】 影井 俊次

 【電話番号】 03-5339-7248

【手数料の表示】

 【予納台帳番号】 007526

 【納付金額】 21,000円

【提出物件の目録】

 【物件名】 明細書 1

 【物件名】 図面 1

 【物件名】 要約書 1

【プルーフの要否】 要

【書類名】 明細書

【発明の名称】 チップ状成膜部品の製造方法

【特許請求の範囲】

【請求項 1】 増厚基板の一側面である第 1 の成膜面に第 1 の多層膜を成膜する第 1 の成膜工程と、

前記第 1 の成膜面に成膜されている前記第 1 の多層膜に対して、最終製品としてのチップ状成膜部品の縦横寸法となる間隔に格子状で、少なくとも実質的に前記第 1 の多層膜の厚みに相当する深さの切り込みを入れる多層膜切り込み工程と、

前記増厚基板の前記第 1 の成膜面とは反対側の面を研磨加工して基板母材を形成する基板研磨工程と、

前記基板研磨工程において研磨された前記第 1 の成膜面とは反対側の面にある第 2 の成膜面に第 2 の多層膜を成膜する第 2 の成膜工程と、

最終製品としてのチップ状成膜部品となるように前記基板母材を切断する切断工程とを有し、

前記増厚基板は前記第 1 の多層膜を形成したときに変形しない厚みを有し、さらに前記増厚基板は前記多層膜切り込み工程において切り込みが入れている前記第 1 の多層膜の応力によって変形や損傷が発生しない厚みにまで研磨されることを特徴とするチップ状成膜部品の製造方法。

【請求項 2】 前記第 1，第 2 の多層膜は共に光学多層膜であり、前記第 2 の成膜工程で形成される前記第 2 の多層膜は、前記第 1 の多層膜とは光学的に異なる特性を有する光学多層膜であることを特徴とする請求項 1 記載のチップ状成膜部品の製造方法。

【請求項 3】 前記第 1，第 2 の多層膜は共に光学多層膜であり、前記第 2 の成膜工程において形成される前記第 2 の多層膜は、前記多層膜切り込み工程において切り込みが入れている前記第 1 の多層膜の応力を実質的に打ち消すような層数の光学多層膜が成膜され、前記第 1 の多層膜と前記第 2 の多層膜とによって、所定の光学特性を有するチップ状成膜部品が得られることを特徴とする請求項 1 記載のチップ状成膜部品の製造方法。

【発明の詳細な説明】**【0001】****【発明の属する技術分野】**

本発明は、光学ガラスやセラミック、さらには金属、樹脂等からなる薄い基板の表裏両面に成膜を行った上で、所望の大きさに切断・分離したチップ状成膜部品の製造方法に関するものである。

【0002】**【従来の技術】**

例えば、光通信や光情報処理装置等においては、波長選択フィルタ、偏光子、旋光子等の光学的機能部品が設けられる。これらの光学的機能部品としては、例えば光学ガラスの表面に光学多層膜を形成したもので構成されるものがある。光学多層膜は光学ガラスの片面だけに形成する場合もあるが、反対側の面には反射防止膜やハーフミラー、その他の光学多層膜が形成され、従って光学ガラスの両面に膜付けが行われるのが一般的である。

【0003】

前述したような光学素子、例えば、波長選択フィルタ等は、平行平板からなる光学ガラスを基板として、この基板の表面には低屈折率膜と高屈折率膜とを交互に積層した多層膜を形成し、この多層膜が形成される面とは反対側の面には、例えば反射防止膜などが形成される。ここで、多層膜における低屈折率膜は、例えば二酸化ケイ素の薄膜からなり、高屈折率膜は、例えば酸化タンタル、酸化チタン等の金属酸化物の薄膜とする。そして、この多層膜により所望の光学特性を持たせるためには、通常は、これら低屈折率膜と高屈折率膜とからなる多層膜は少なくとも20層以上とするのが一般的である。特に、光通信や光情報処理装置等のように特に高い波長の光を取り扱うものにおいて、光学的に高い精度が要求される機器に装着される光学素子にあっては、50層以上の多層膜を形成する必要がある、さらに200層乃至それ以上の多層膜が要求される場合もある。また、基板の多層膜形成面とは反対側の面に反射防止膜を形成する場合、この反射防止膜は4～8層程度の層数とされるのが一般的である。

【0004】

ところで、基板表面に薄膜を形成すると、内部応力が生じることは従来から知られている（例えば、特許文献1参照。）。従って、多層膜における膜の層数が多くなればなるほど、内部応力が大きくなり、基板に反り等の変形が発生し、大判の基板に成膜した後にチップ状の光学部品となるように切断する際に、多層膜による内部応力により破損したり、割れや欠けが生じたりすることになる。

【0005】

以上の点に鑑みて、前述した特許文献1では、基板において、最終製品としての光学素子の大きさとなるように切断する切断線に沿ったマスクパターンを形成して、このマスクパターンの上から膜付けを行うように構成している。また、同様の理由から、予め基板に切断線に沿った溝を形成しておき、この溝内にワイヤや磁性粒子からなるマスク材料を装着した状態で成膜を行い、所定の層数の膜付けが完了した後に、マスク材料を取り除く方式も知られている（例えば、特許文献2参照。）。

【0006】

【特許文献1】

特開平11-12605号公報（第1頁、第4-5頁、図1）

【特許文献2】

特開平9-277395号公報（第3-4頁、図1）

【0007】

【発明が解決しようとする課題】

ところで、各種の機器類に装着される関係から、前述した各光学素子に対する小型化、コンパクト化、また軽量化の要求が強くなってきている。例えば、光ディスクの書き込み及び読み取りヘッドに装着される光学部品においては、設置されるスペースの関係から、またヘッドの軽量化の点等から、小型で軽量の光学素子とするのがより望ましい。

【0008】

前述した従来技術のように、広い基板に対して光学部品毎にマスクした状態でその全面にわたって膜付けする場合、基板がある程度の厚みを有し、かつ膜数が比較的少ないときには有効であるが、基板の厚みを薄くし、かつ100層以上と

のように膜数が極めて多いと、やはり内部応力が残留して、マスクを除去する際等において、割れや欠け等の発生を防止できないことがある。また、成膜後にマスクを除去することになるが、このマスク除去作業時に多層膜を損傷させる可能性がある等といった問題点もある。

【0009】

本発明は以上の点に鑑みてなされたものであって、その目的とするところは、薄い基板に対して極めて多くの膜数を成膜するに当って、基板や膜の変形や損傷等を生じさせないようにすることにある。

【0010】

【課題を解決するための手段】

本発明のチップ状成膜部品の製造方法は、上述した目的を達成するために、増厚基板の一側面である第1の成膜面に第1の多層膜を成膜する第1の成膜工程と、前記第1の成膜面に成膜されている前記第1の多層膜に対して、最終製品としてのチップ状成膜部品の縦横寸法となる間隔に格子状で、少なくとも実質的に前記第1の多層膜の厚みに相当する深さの切り込みを入れる多層膜切り込み工程と、前記増厚基板の前記第1の成膜面とは反対側の面を研磨加工して基板母材を形成する基板研磨工程と、前記基板研磨工程において研磨された前記第1の成膜面とは反対側の面にある第2の成膜面に第2の多層膜を成膜する第2の成膜工程と、最終製品としてのチップ状成膜部品となるように前記基板母材を切断する切断工程と、を有し、前記増厚基板は前記第1の多層膜を形成したときに変形しない厚みを有し、さらに前記増厚基板は前記多層膜切り込み工程において切り込みが入れられている前記第1の多層膜の応力によって変形や損傷が発生しない厚みまで研磨される。

【0011】

また、本発明のチップ状成膜部品の製造方法において、第1、第2の成膜工程で形成される多層膜は、低屈折率膜と高屈折率膜とからなる光学多層膜とすることができる。そして、第2の多層膜は第1の多層膜と異なる独立した光学特性を有するものとしてことができ、また第1の多層膜と第2の多層膜とで所定の光学特性を発揮するものであっても良い。第1の多層膜と第2の多層膜とで異なる光

学特性を有するものである場合には、第1、第2の成膜面には、それぞれの光学特性に必要な層数の多層膜を形成する。一方、第1、第2の多層膜により所定の光学特性を発揮する光学素子とする場合にあっては、つまり基板に形成される多層膜を第1の成膜面と第2の成膜面とに振り分ける場合には、第2の成膜面に形成される多層膜の層数は、切断工程において変形や割れ、欠けなどが発生するのを防止するために、多層膜切り込み工程において切り込みが入れられている第1の多層膜の応力を実質的に打ち消すような層数とすることができる。

【0012】

ここで、基板は、光学ガラス、セラミック、金属、樹脂等であり薄型のものである。光学素子である場合には、基板は光学ガラスや樹脂等からなる透明基板であり、成膜されるのは所望の光学特性を有する光学多層膜とする。この場合、成膜された部品において、基板は主に膜を保持する機能を発揮するものである場合が多い。従って、部品の小型化、軽量化を図るには、基板はできるだけ薄い方が望ましい。特に、光学ガラスを基板とする場合には、その部品は光を透過させるものであるから、光の減衰を防止するという観点からも、薄肉化が望ましい。いずれの材質を用いるにしても、基板を薄くすればするほど、強度的に脆弱になり、割れたり、欠けたりすることにもなり、また変形の可能性も高くなる。しかしながら、増厚基板の状態で成膜を行うことから、また増厚基板の状態で第1の成膜面側から少なくとも第1の多層膜に切り込みを入れて、内部に残留する応力を解放することから、第1の多層膜を形成した基板の変形や損傷等を防止できる。

【0013】

第1の多層膜の積層数としては、200層乃至それ以上の層数とすることができる。このように、第1の多層膜の層数が多くなればなるほど、増厚基板の厚みを大きくする。これによって、成膜時における内部応力により変形や損傷等が発生しない耐久性を持たせることができる。そして、第2の成膜面に形成される第2の多層膜としては、前述したように、光学的乃至それ以外の機能を発揮するものであることが好ましいが、第1の多層膜のみにより光学的機能が果たされる場合などにおいて、第2の多層膜には第1の多層膜の内部応力を打ち消すためだけに設けられる光学的機能を持たない多層膜が成膜されてもよい。

【0014】

【発明の実施の形態】

A. 本発明の第1の実施形態

【0015】

以下、図面に基づいて本発明の第1の実施形態について説明する。ここで、本実施形態では、基板としての光学ガラスの表裏両面に膜付けをすることにより、波長選択フィルタや偏光板等の光学部品の製造について説明する。ただし、本発明は基板としては光学ガラス以外にも、種々の基板を含むものであり、また部品としての機能も前述したものに限定されない。

【0016】

まず、図1に部品の材料としての増厚基板1と、製品としてのチップ状成膜部品2との外観を示す。この図から明らかなように、増厚基板1には同図に仮想線で示したように、マトリックス状にチップ部品の形成部を有するものである。最終製品としてのチップ状成膜部品2は光学ガラスからなる薄い基板3の一面側である第1の成膜面11aに100～200層乃至それ以上の各膜数からなる第1の光学多層膜4が形成され、反対側の面である第2の成膜面11bには反射防止膜5が形成されている。また、基板3の厚みは増厚基板1の厚みに対して1/10前後の寸法を有している。

【0017】

第1の光学多層膜4は厚みの大きな増厚基板1の一側面である第1の成膜面11aに多層膜体4Pとして成膜される。これが図2に示した第1の成膜工程である。ここで、膜付け方法としては、真空蒸着によるのが一般的であるが、それ以外にもスパッタリング、CVD等各種の方法によることもできる。このとき、増厚基板1に対する膜付けとしては、低温蒸着を用いてもよいし、高温蒸着を用いてもよい。特に、高温蒸着を用いれば、多層膜体4Pの膜の強度が強くなるなどという点において望ましい。また、第1の光学多層膜4の一例としては、二酸化ケイ素等からなる低屈折率膜と、酸化チタンや酸化タンタル等の金属酸化物からなる高屈折率膜とを交互に積層させたもので構成したものである。

【0018】

増厚基板 1 に対して多層膜体 4 P を形成すると、増厚基板 1 に対して圧縮（または引っ張り）方向の応力が生じる。そして、膜が多層に重ね合わせられると、その層数分だけ内部に応力が残留して蓄積する。しかしながら、増厚基板 1 はこの残留応力に十分耐えられる厚みを有するもの、例えば光学多層膜を低屈折率膜と高屈折率膜とを交互に積層して、全体として 200 層となし、全体の膜厚が 20～30 μm となるとときには、増厚基板 1 の厚みは 10～20 mm 程度であれば、増厚基板 1 が変形したり、損傷したりすることはない。なお、増厚基板 1 に対しては必要以上の厚みを持たせないようにするのが、後続の研磨工程における研磨効率等の点で望ましい。


【0019】

次の工程は、この多層膜体 4 P を形成した増厚基板 1 に対して、この多層膜体 4 P に対して、例えばダイシングソー、スライシングマシン等により切り込みを入れる多層膜切り込み工程である。この多層膜切り込みは、多層膜体 4 P の状態では残留・蓄積している応力を解放するために行なわれる。残留応力が問題となるのは広い面積に対して膜付けした場合であり、例えば 1～2 mm 角毎の第 1 の光学多層膜 4 となるように分割されると、圧縮や引っ張り等といった応力が実質的に問題となることはない。そして、広い面積に成膜した多層膜体 4 P としても、前述した寸法の小区画に分離・分割して第 1 の光学多層膜 4 とすれば、残留応力が低減されて、変形や割れ、欠け等の問題が発生することが少なくなる。

【0020】

そこで、図 3 に示したように、最終製品としてのチップ状成膜部品 2 の外形形状と一致するように、図 1 に仮想線で示した格子状の切り込み C を入れる。この切り込み C の深さは、多層膜体 4 P において、第 1 の光学多層膜 4 の小区画となるように分割するためであり、従ってその膜厚とほぼ同じ深さとする。これによって、チップ状成膜部品 2 の第 1 の光学多層膜 4 となるように分離されるが、必ずしも全体にわたって完全に第 1 の光学多層膜 4 が切れていなければならないのではなく、例えば部分的に数層程度の切り残しがあっても残留応力の低減という点で格別の問題とはならない。

【0021】



以上のように多層膜体 4 P に切り込み C を入れて第 1 の光学多層膜 4 とした後に、この第 1 の光学多層膜 4 が膜付けされている増厚基板 1 を真空吸着または水貼りなどにより保持する。そして、増厚基板 1 の第 1 の光学多層膜 4 とは反対側の面を研磨加工して基板母材 1 1 を得る。これが図 4 に示されるような基板研磨工程である。このとき、基板母材 1 1 の厚みはチップ状成膜部品 2 の基板 3 の厚みにまで研磨されるが、第 1 の光学多層膜 4 による応力に耐えうる程度の厚みを持たなくてはならない。すなわち、多層膜体 4 P に切り込み C を入れることにより基板母材 1 1 に対して働く応力は低減されるが、依然として第 1 の光学多層膜 4 による応力は残存している。従って、増厚基板 1 を過剰に研磨して基板母材 1 1 の厚みが薄くなりすぎると、第 1 の光学多層膜 4 による残存応力によって、基板母材 1 1 に変形や割れ、欠けなどが起きる可能性は皆無とは言えない。そこで、本実施形態では、第 1 の光学多層膜 4 による残存応力によって基板母材 1 1 に変形や割れ、欠けなどが起きない程度にまで、増厚基板 1 の第 1 の光学多層膜 4 とは反対側の面を研磨する。ここで、増厚基板 1 を研磨する方式としては、光学ガラスの研磨装置として従来から広く用いられているものを適用できる。

【0022】

以上のように増厚基板 1 を研磨加工することによって、例えば基板母材 1 1 の厚みを 1 ～ 2 mm 程度にまで薄くすることができる。このように基板 3 の厚みを薄くすることによって、小型化、軽量化が図られるだけでなく、基板 3 を光が透過する際における減衰を抑制するという点においても望ましい。また、増厚基板 1 は研磨により所望の厚みに整えられることから、研磨工程ではできるだけ研磨量を少なくする方が望ましい。従って、増厚基板 1 の厚みとしては、第 1 の光学多層膜 4 として成膜される膜総数及び膜材料等を総合勘案して、成膜工程で反り等の変形が生じない最小限の厚みに設定するのが好ましい。

【0023】

以上のような研磨工程を経ることによって、所定の厚みを有する基板母材 1 1 の第 1 の成膜面 1 1 a に第 1 の光学多層膜 4 が成膜され、第 2 の成膜面 1 1 b は研磨により鏡面状態となったものが得られる。そこで、これを研磨機から取り外して、この第 2 の成膜面 1 1 b に成膜を行う第 2 の成膜工程に入る。本実施形態

においては、第2の成膜面11bには反射防止膜5が膜付けされる。ここで、第2の成膜工程において、基板母材11は研磨によって薄くはなっているものの、容易には破損などを生じない程度の強度を有している。従って、成膜時の取り扱いが容易になり、また真空蒸着により成膜する場合に高温蒸着が可能になる。その結果、膜強度を高くすることができる。

【0024】

第2の成膜工程においては、基板母材11の第2の成膜面11bに反射防止膜5が膜付けされるが、このときの反射防止膜5は上述した第1の光学多層膜4による残存応力を打ち消すことができる程度の厚みに成膜することができる。すなわち、一般に、第2の成膜面11bに成膜される反射防止膜5の層数は4層乃至6層程度であるが、第1の光学多層膜4による残存応力が大きい場合、この残存応力を打ち消すために反射防止膜5の層数を10層乃至20層、またはそれ以上の層数にしてもよい。本実施形態では、第2の成膜工程において、基板母材11に第1の光学多層膜4による残存応力を打ち消すような反射防止膜5を成膜することにより、後述する切断工程において基板母材11を切断するときに変形や割れ、欠けなどが発生しないようにする。

【0025】

以上のようにして第1および第2の成膜面11a、11bに成膜がなされた基板母材11は各チップ状成膜部品2となるように切断される。これが、図6に示したような切断工程である。一般に、光学ガラスからなる基板母材11の切断時には、この基板母材11に対して切断刃による外力の作用により、変形や割れ、欠けなどが発生しやすい。しかしながら、基板母材11の第2の成膜面11bには、第1の成膜面11aに成膜されている第1の光学多層膜4による応力を多層膜切り込み工程により解放しており、しかもなお基板母材11に残存する応力を打ち消すように反射防止膜5が成膜されているため、切断時における変形や割れ、欠けなどが発生することはない。なお、基板母材11を切断する方向は、第1の成膜面11a側および第2の成膜面11b側のどちらから切断してもよい。また、切断はダイシングソー、スライシングマシン等を用いて行われる。

【0026】

B. 本発明の第2の実施形態

次に、本発明の第2の実施形態について説明する。上述した第1の実施形態では、第2の成膜面11bに反射防止膜5を成膜することにより、第1および第2の成膜面では相互に異なる光学的機能を有する膜を形成するようにしたが、例えば図7のように、第1の光学多層膜4に加えて、第2の成膜面11bに第2の光学多層膜40を成膜して、これら第1の光学多層膜4および第2の光学多層膜40により所望の光学特性を得られるようにする。つまり、基板の表裏両面に形成された光学多層膜が協働して所定の光学特性を有するようにする。このとき、第2の光学多層膜は、第1の光学多層膜4の残存応力を打ち消すように成膜されなくてはならない。例えば、光学多層膜の全体膜数が200層であるとしたときに、第1の光学多層膜4にはその半数乃至それ以上の層数を形成し、基板母材11に働く応力の度合いに応じて、この応力を打ち消すために、必要な層数を成膜する。例えば第1の成膜面11aでは150層の多層膜を形成し、第2の成膜面11bでは50層の膜数とする。これによって、切断工程での割れや欠け等の発生がより確実に達成され、また製造された光学部品において、基板に歪み等が発生することがなく、光学的にも優れた製品となる。

【0027】

【発明の効果】

以上説明したように、本発明によれば、薄い基板に対して極めて多くの膜数を成膜しても、基板や膜の変形、損傷等を生じさせることがない等の効果を奏する。

【図面の簡単な説明】


【図1】

本発明の実施の一形態を示すものであって、増厚基板とチップ状成膜部品の外観図である。

【図2】

第1の成膜工程として、増厚基板に第1の光学多層膜の膜付けを行った状態を示す説明図である。

【図3】



多層膜切り込み工程として、第 1 の光学多層膜を形成した増厚基板に対して多層膜切り込み部を形成した状態を示す説明図である。

【図 4】

研磨工程として、増厚基板を研磨した状態を示す説明図である。

【図 5】

第 2 の成膜工程として、基板に反射防止膜を形成した状態を示す説明図である。

【図 6】

切断工程として、基板を切断した状態を示す説明図である。

【図 7】

第 2 の成膜工程として、基板に第 2 の光学多層膜を形成した状態を示す説明図である。

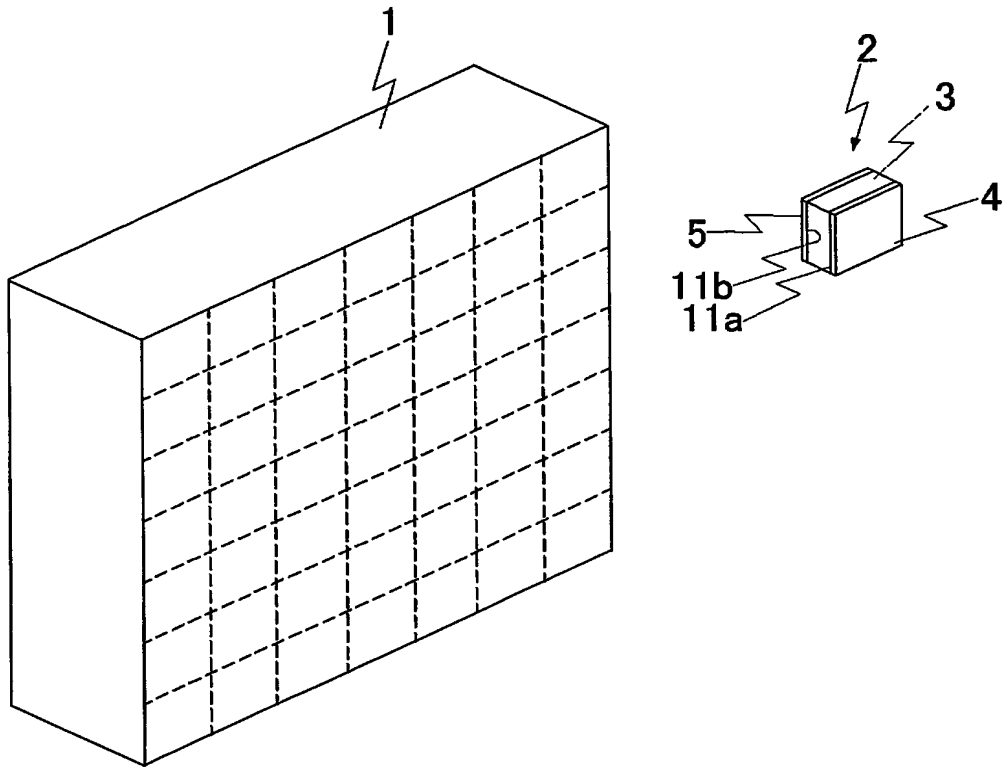
【符号の説明】

- 1 増厚基板
- 2 チップ状成膜部品
- 3 基板
- 4 光学多層膜
- 4 P 多層膜体
- 5 反射防止膜
- 1 1 a 第 1 の成膜面
- 1 1 b 第 2 の成膜面
- 4 0 第 2 の光学多層膜
- C 切り込み

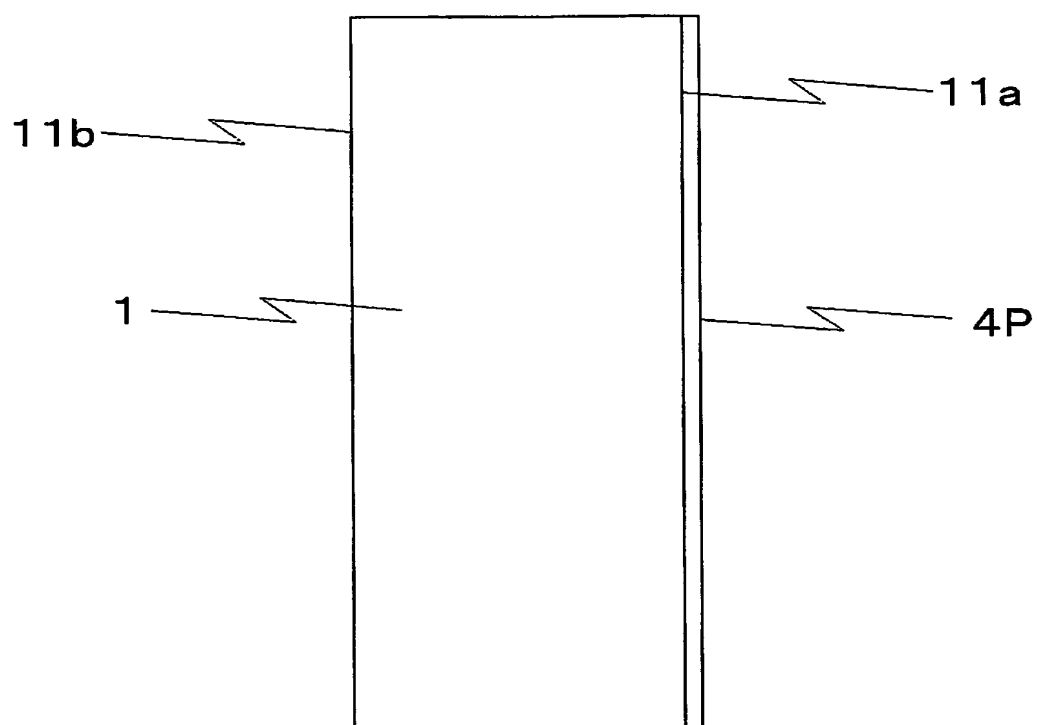
【書類名】

図面

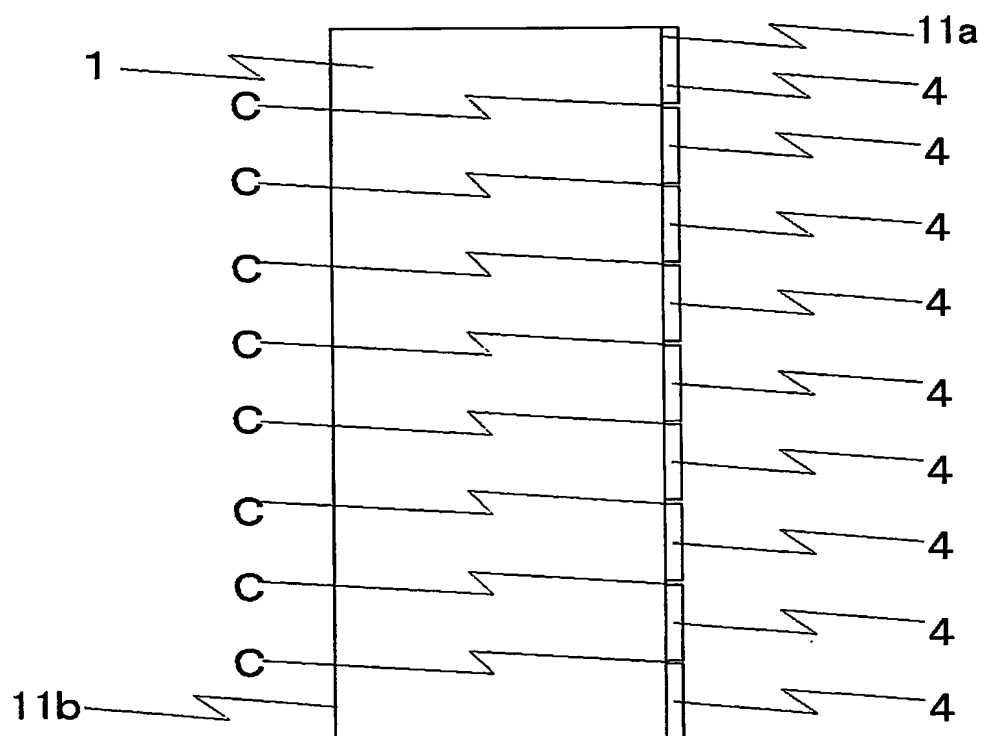
【図 1】



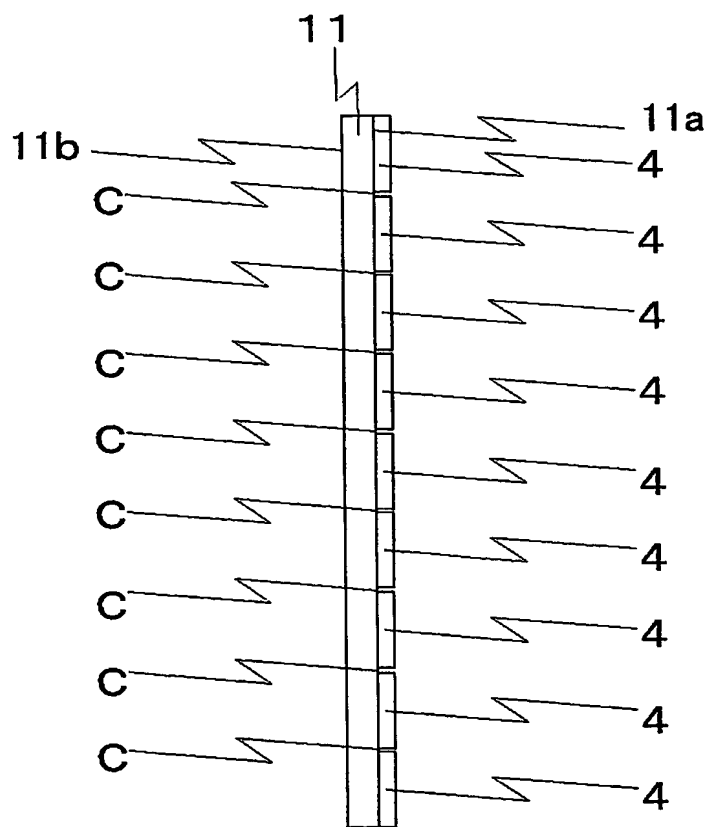
【図 2】



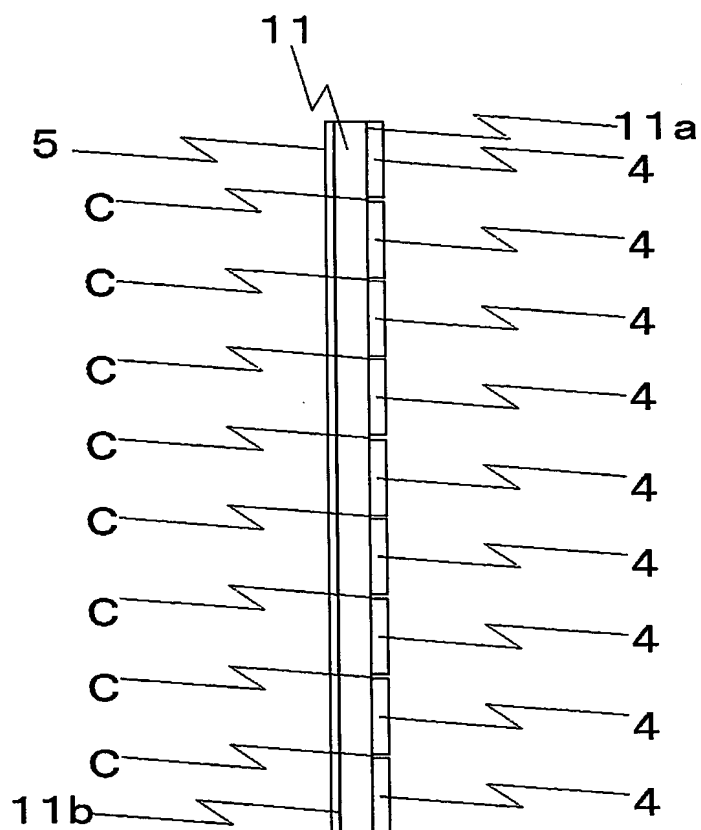
【図 3】



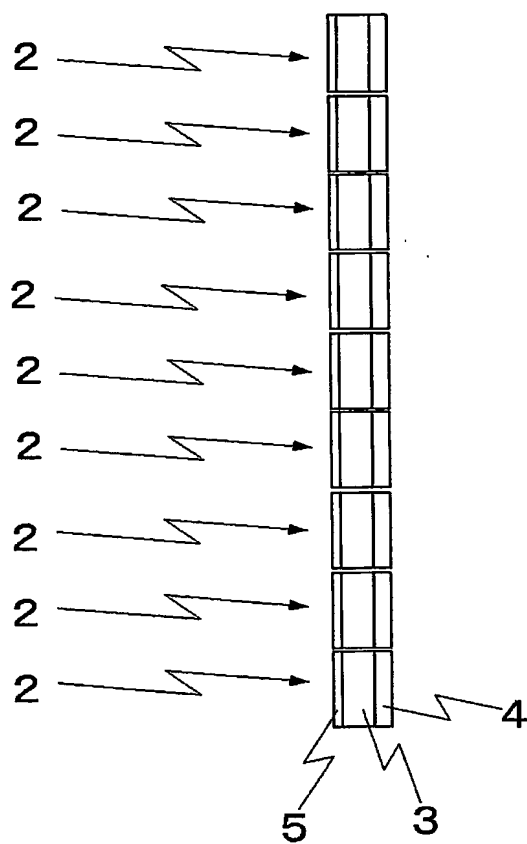
【図 4】



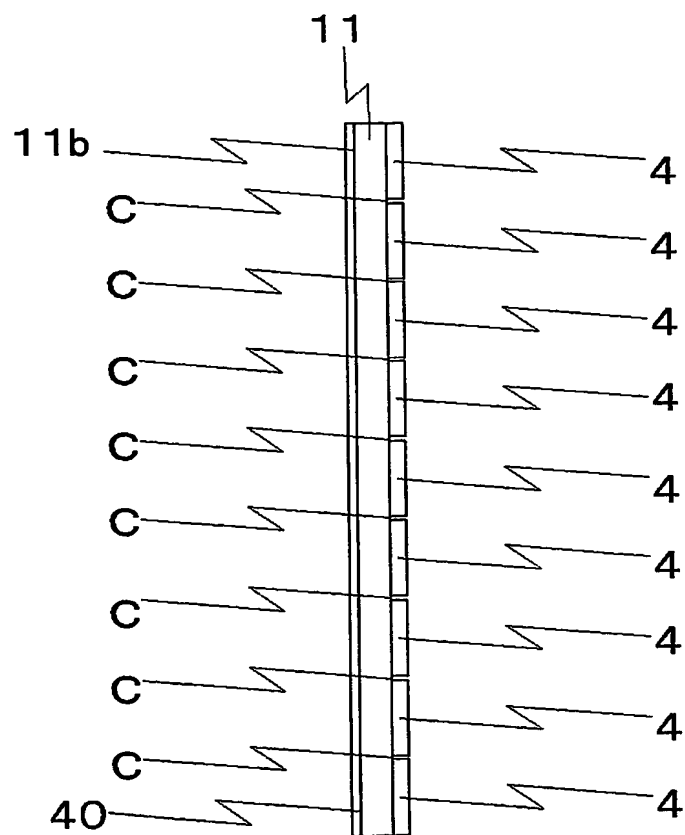
【図 5】



【図 6】



【図 7】



【書類名】 要約書

【要約】

【課題】 薄い基板に対して極めて多くの膜数を成膜するにあたって、基板や膜の変形や損傷などを発生しないようにする。

【解決手段】 増厚基板 1 に多層膜体 4 P を形成し、この多層膜体 4 P に、各チップ状成膜部品 2 となるように格子状の切り込み C を入れて、第 1 の光学多層膜 4 に分離し、増厚基板 1 の第 1 の光学多層膜 4 が成膜されている面とは反対側の面を、変形や損傷などが発生しない程度にまで研磨する。研磨された基板母材 1 の第 1 の光学多層膜 4 が成膜されている面とは反対側の面に、第 1 の光学多層膜 4 による応力を打ち消すような反射防止膜 5 などの第 2 の光学多層膜を成膜し、切断する。

【選択図】 図 1

認定・付加情報

| | |
|---------|--------------------------|
| 特許出願の番号 | 特願 2 0 0 3 - 1 6 3 2 9 4 |
| 受付番号 | 5 0 3 0 0 9 5 8 3 1 3 |
| 書類名 | 特許願 |
| 担当官 | 第一担当上席 0 0 9 0 |
| 作成日 | 平成 1 5 年 6 月 1 0 日 |

< 認定情報・付加情報 >

【提出日】 平成15年 6月 9日



特願 2 0 0 3 - 1 6 3 2 9 4

出 願 人 履 歴 情 報

識別番号

[5 9 1 2 4 0 3 5 3]

1. 変更年月日

1 9 9 1 年 1 0 月 2 8 日

[変更理由]

新規登録

住 所

栃木県佐野市小中町 7 0 0 番地

氏 名

佐野富士光機株式会社